# METHOD FOR MANUFACTURING GaN CRYSTALLINE THIN FILM BY SOLID TARGET PULSE LASER VAPOR DEPOSITION METHOD, AND THIN FILM MANUFACTURED BY THE METHOD

Patent number:

JP2003328113

Publication date:

2003-11-19

Inventor:

MUTO HACHIZO; KUSUMORI TAKESHI; O EIHEI

Applicant:

NAT INST OF ADV IND & TECHNOL

Classification:

- international:

C23C14/06; C23C14/28; H01L21/205; C23C14/06;

C23C14/28; H01L21/02; (IPC1-7): C23C14/06;

C23C14/28; H01L21/205

- european:

Application number: JP20020131111 20020507 Priority number(s): JP20020131111 20020507

Report a data error here

#### Abstract of JP2003328113

PROBLEM TO BE SOLVED. To provide a method for manufacturing a GaN-based single-crystal thin film, a GaN-based uniaxially oriented thin film and laminated films thereof and also to provide the thin films manufactured by the method.

SOLUTION: In the method for manufacturing the single-crystal thin film, the uniaxially oriented thin film and the multilayer thin films thereof, a heteroepitaxial buffer layer of ZnO is deposited by the use of a ZnO target by a solid target pulse laser vapor deposition method and then, by the use of a solid target of GaN or a mixture of GaN and another metal nitride or substances prepared by adding another element or another compound to them and turning them into semiconductors, thin films of these materials are deposited onto the ZnO buffer layer. The single-crystal thin film, the uniaxially oriented thin film and the multilayer laminated thin films thereof, which are composed of those GaN-containing materials and deposited onto the surface of a substrate by the method, can also be provided. COPYRIGHT: (C)2004,JPO

Data supplied from the esp@cenet database - Worldwide

## THIS PAGE BLANK (USPTO)

## (12) 公開特許公報 (A)

## 特開2003-328113

(P2003-328113A) (43)公開日 平成15年11月19日(2003.11.19)

(51) Int. CI. ' 識別記号 F I デーマコート' (参考)
C23C 14/06 P 4K029
14/28 14/28 5F045
H01L 21/205 H01L 21/205

審査請求 有 請求項の数12 OL (全12頁)

And the second second

(21) 出願番号

特願2002-131111(P2002-131111)

(22) 出願日

平成14年5月7日(2002.5.7)

特許法第30条第1項適用申請有り 2001年11月8日 発行の「Abstracts of 2nd International Symposium on Transparent Oride Thin Films Electronics and Optics」に発表

(71) 出願人 301021533

独立行政法人産業技術総合研究所

東京都千代田区霞が関1-3-1

(72) 発明者 武藤 八三

愛知県名古屋市守山区大字下志段味字穴ケ洞2266番地の98 独立行政法人産業技術総

合研究所中部センター内

(72) 発明者 楠森 毅

愛知県名古屋市守山区大字下志段味字穴ケ洞2266番地の98 独立行政法人産業技術総

合研究所中部センター内

最終首に続く

(54) 【発明の名称】固体ターゲットパルスレーザ蒸着法によるGaN結晶性薄膜の作製方法及び同法で作製した薄膜

#### (57) 【要約】

【課題】 GaN系単結晶性薄膜及び一軸配向性薄膜及び同積層薄膜の作製方法及び同法で作製した薄膜を提供する。

【解決手段】。固体ターゲットパルスレーザ蒸着法により、ZnOターゲットによりZnOのヘテロエピタキシャル緩衝層を作製し、GaNないしGaNと他の金属窒化物との混合物、ないしはそれらに他の元素又は他の化合物を添加し半導体化させた物質の固体のターゲットを用いて、ZnO緩衝層の上にそれらの物質の薄膜を作製することを特徴とする単結晶性薄膜、一軸配向性薄膜、及び同多層積層薄膜の作製方法、同法により基板面上に作製したGaNを含むそれら物質の単結晶性薄膜、一軸配向性薄膜、及び同多層積層薄膜。

【請求項1】 パルスレーザ蒸着成膜法により、基板上 にZnOないし半導体化ZnO薄膜を作製し、それを緩 衝層として、その上にGaN又はGaNを含む薄膜を作 製することを特徴とする、GaN結晶性薄膜の作製方 法。

1

【請求項2】 上記GaN結晶性薄膜が、単結晶性薄膜 (ヘテロエピタキシャル薄膜)、一軸配向性薄膜、単結 晶性多層積層薄膜、又は、一軸配向性多層積層薄膜、で ある、請求項1に記載の方法。

【請求項3】 窒素雰囲気下ないし窒素プラズマ下にお いて、GaN又はGaNを含む薄膜を作製する、請求項 1に記載の方法。

【請求項4】 基板として、窒化ガリウム(GaN)及 び酸化亜鉛(ZnO)以外の単結晶基板、非晶質(ガラ ス)基板、サファイア単結晶基板、又は、六方晶系であ るGaN及びZnOと同一のC。対称性を有する立方晶 系物質の単結晶基板、を使用する、請求項1に記載の方 法。

素又は化合物を添加して半導体化させたZnOの単結晶 性薄膜 (ヘテロエピタキシャル薄膜) を作製し、それを 緩衝層として、その上にGaNないしGaNと他の金属 窒化物との混合物、ないしGaN又は同混合物に他の元 素又は化合物を添加して半導体化させたGaNを含む物 質の単結晶性薄膜(ヘテロエピタキシャル薄膜)を作製 することを特徴とする、請求項1に記載の方法。

【請求項6】 基板の上にZnOないし半導体化させた ZnOの一軸配向性薄膜を作製し、それを緩衝層とし て、その上にGaNないしGaNと他の金属窒化物との 30 混合物、ないし半導体化させたGaNないし同混合物の 一軸配向性薄膜を作製することを特徴とする、請求項1 に記載の方法。

【請求項7】 基板の上に作製したZnOないし半導体 化させたZnOの単結晶性薄膜を緩衝層として、その上 にGaNないしGaNと他の金属窒化物との混合物、な いしGaN又は同混合物に他の元素又は化合物を添加し て半導体化させたG a Nを含む物質の薄膜を順次に積層 することにより、GaNを含む物質の単結晶性多層積層 薄膜を作製することを特徴とする、請求項1に記載の方 40 法。

【請求項8】 基板の上に作製したZnOないし半導体 化させたZnOの一軸配向性薄膜を緩衝層として、その 上にGaNないしGaNと他の金属窒化物との混合物、 ないし半導体化させたGaNないし同混合物の一軸配向 性薄膜を順次に積層することにより、GaNを含む物質 の一軸配向性多層積層薄膜を作製することを特徴とす る、請求項1に記載の方法。

【請求項9】 請求項1から4及び5のいずれかに記載 の方法により作製されるGaN結晶性薄膜であって、基 50

板の上にZnOないし半導体化させたZnOの単結晶性 薄膜(ヘテロエピタキシャル薄膜)を作製し、それを緩 衝層として、その上にGaNないしGaNと他の金属窒 化物との混合物、ないし半導体化させたGaNないし同 混合物の単結晶性薄膜(ヘテロエピタキシャル薄膜)を 作製したことを特徴とするGaN単結晶性薄膜。

【請求項10】 請求項1から4及び6のいずれかに記 載の方法により作製されるGaN結晶性薄膜であって、 基板の上にZnOないし半導体化させたZnOの一軸配 向性薄膜を作製し、それを緩衝層として、その上にGa 10 NないしGaNと他の金属窒化物との混合物、ないし半 導体化させたGaNないし同混合物の一軸配向性薄膜を 作製したことを特徴とするGaN一軸配向性薄膜。

【請求項11】 請求項1から4及び7のいずれかに記 載の方法により作製されるGaN結晶性薄膜であって、 基板の上に作製したZnOないし半導体化させたZnO の単結晶性薄膜を緩衝層として、その上にGaNないし GaNと他の金属窒化物との混合物、ないしGaN又は 同混合物に他の元素又は化合物を添加して半導体化させ 【請求項5】 基板の上にZnOないしZnOに他の元 20 たGaNを含む物質の薄膜を順次に積層することにより 作製したことを特徴とするGaNを含む物質の単結晶性 多層積層薄膜。

> 【請求項12】 請求項1から4及び8のいずれかに記 載の方法により作製されるGaN結晶性薄膜であって、 基板の上に作製したZnOないし半導体化させたZnO の一軸配向性薄膜を緩衝層として、その上にGaNない しG a N と他の金属窒化物との混合物、ないし半導体化 させたGaNないし同混合物の一軸配向性薄膜を順次に 積層することにより作製したことを特徴とするGaNを 含む物質の一軸配向性多層積層薄膜。

#### 【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、GaNのヘテロエ ピタキシャル薄膜及び同エピタキシャル多層積層薄膜な いし一軸配向性薄膜及び同多層積層薄膜の作製方法と、 それらの方法により得られる同薄膜及び同多層積層薄膜 に関するものであり、更に詳しくは、特に、ワイドバン ドギャップ半導体とオプトエレクトロニクスの基礎とな るGaNないしGaNと他の金属窒化物との混合物、な いしそれらに他の元素又は化合物を微量添加して半導体 化させた物質のヘテロエピタキシャル薄膜又は一軸配向 性薄膜、及び同多層積層薄膜、並びにそれらを得るため の固体ターゲットパルスレーザ蒸着成膜方法、に関する ものである。

#### [0002]

【従来の技術】GaNは、オプトエレクトロニクス分野 での重要な半導体であり、素子化には高品質な単結晶性 薄膜や一軸配向性薄膜の作製方法が必要である。従来、 青色及び紫外線域の発光ダイオードの研究及び産業分野 では、CVD、MO-CVD法等により、主にサファイ

4

ア(AI,O」)単結晶基板を用いて、その上にGaN 及び金属窒化物等の半導体薄膜の積層化を行い、素子化 がなされている。これは、サファイアとGaNとの結晶 格子の整合性は良くないが(不整合性:約29%)、そ れに代わる安価で整合性の良好な単結晶基板が無いため である。その不整合性に打ち勝ち高品質なGaN単結晶 性薄膜を作製するために、GaNと同じ結晶構造 (六方 晶系)を持ち、結晶が成長し易い窒化アルミニウム (A IN)又はAINとGaNの混合物の単結晶薄膜を、ま ず、サファイア上に作製し、それを緩衝層として、その 10 上にGaNのヘテロエピタキシャル薄膜を作製する方法 がとられている (S. Nakamura, T. Muka i and M. Senoh: Appl. Phys. L ett., vol. 64 (1994) 1687-168 9; S. Nakamura, M. Senoh, N. Iw asa, S. Nagahama, T. Yamada a nd T. Mukai: J. Appl. Phys., v ol. 34 (1995) 1332-1335.).

【0003】更に、コスト面等から簡易なプロセスを目 指して、直接、基板上にGaN薄膜を作製するための種 20 法が望まれている。更に、より安価な短波長域や白色発 々の研究が行われている。ガスソースMBE法により、 高品質のGaN単結晶性薄膜をサファイア上に直接作製 できるという報告があるが、成膜速度が遅い(A.Ki kuchi, H. Hoshi and K. Kishi no: Jpn. J. Appl. Phys., vol. 3 4 (1995) 1153-1158.)。また、固体タ ーゲットパルスレーザ蒸着法によりサファイア上に直接 GaN単結晶性薄膜を作製する技術も研究されている。 ドット(点線)状の反射高速電子線回折(RHEED) パターンを与える薄膜は報告されているが、きれいなス 30 トリーク線のRHEEDパターンが観測されるような良 質のGaNの成膜は、真空中でもアンモニア中において もできていない(D. Feiler, R. S. Will iams, A. A. Talin, H. Yoon and M. S. Goorsky: J. Cryst. Growt h, vol. 171 (1997) 12-20; R. D. Vispute, V. Talyansky, R. P. S harma, C. Choopun, M. Downes, T. Venkatesan, K. A. Jones, A. A. Iliadis, M. Asif Khan and 40 Y. W. Yang: Appl. Phys. Let t., vol. 71, (1997) 102-104; A. Yoshida, K. Ouyang, B. S. Ch ang and A. Wakahara: Thin S olidFilms, vol. 343-344 (199

【0004】更に、液体GaNターゲットとアンモニア ガスを使う液体パルスレーザ蒸着法(LTPLD法)を 用いて、Zn0緩衝化サファイア基板上へのGaN薄膜: の作製も研究されている (R. F. Ziao, H. B.

9) 127-129.).

Liao, N. Cue, X. W. Sun, H. S. Kw ok: J. Appl. Phys. Vol. 84 (199 8) 5776-5779.)。これにより、X線回折か ら見て配向性の高いGaNのエピタキシャル薄膜の生成 が報告されている。しかし、同方法では、酸素圧下での PLD法によるZnO成膜と、アンモニア圧下での液体 Gaを用いたLTPLDによるGaN成膜の2過程を含 むので、2つの別個の真空チャンバーが必要となる。ま た、液体Gaの温度制御と毒性及び腐食性のあるアンモ ニアの制御等の複雑な工程も必要である。

【0005】青色及び紫外線等の短波長域の発光ダイオ ードの量子発光効率の更なる向上のため、更に、同波長 域のGaN系レーザの開発のためには、GaNのより高 品質な単結晶性薄膜と積層薄膜及びその作製技術が必要 とされている。特に、これらの発光ダイオードやレーザ は、種々の金属又は元素等を添加したn型やp型のGa N半導体及びGaNと他の金属窒化物の多層積層薄膜で 構築されるので、高品質薄膜であると同時に、できる限 り安価で、安全、かつ簡便な行程での積層薄膜の作製方 光ダイオードの開発のためには、GaN及び金属窒化物 の一軸配向性薄膜と同薄膜及びその作製法が必要とな る。 gar Agali ya k

#### [0006] (2)

【発明が解決しようとする課題】このような状況の中 で、本発明者らは、前記の従来の方法、即ち、サファイ ア上へのAIN等の金属窒化物の緩衝層を利用したGa N薄膜のCVD等による作製方法や、液体Gaターゲッ トと毒性のアンモニアガスを用いたLTPLD法を使っ てのZnO緩衝化サファイア上へのGaNのエピタキシ ャル薄膜の作製法等とは異なり、PLD法によりサファ イアないしそれ以外の基板の上にも高品質なGaNのエ ピタキシャル薄膜及び一軸配向性薄膜を作製する方法を 開発することを目的としては創意工夫と研究を積み重ね た結果、固体のGaN自身をターゲットに用いた固体タ ーゲットパルスレーザ蒸着法 (STPLD法)を用いる 方法により、サファイアないし立方晶系物質の (11 1) 面又はガラス基板面上のZnO緩衝層上にGaNを 成膜することにより所期の目的を達成し得ることを見い だし、本発明を完成するに至った。本発明の目的は、前 記従来の問題点を解決し、高品質なGaNエピタキシャ ル薄膜ないし一軸配向性薄膜及び同多層積層薄膜を得る 方法と、これらの方法により得られるGaNエピタキシ ャル薄膜ないし一軸配向性薄膜薄膜及びそれらの多層積 層薄膜を提供することにある。

#### [0007]

【課題を解決するための手段】上記課題を解決するため の本発明は、以下の方法からなる。

(1) パルスレーザ蒸着成膜法により、基板上にZnO 50 ないし半導体化ZnO薄膜を作製し、それを緩衝層とし

て、その上にGaN又はGaNを含む薄膜を作製することを特徴とする、GaN結晶性薄膜の作製方法。

- (2) 上記 GaN結晶性薄膜が、単結晶性薄膜(ヘテロエピタキシャル薄膜)、一軸配向性薄膜、単結晶性多層 積層薄膜、又は、一軸配向性多層積層薄膜、である、前 記(1)に記載の方法。
- (3) 窒素雰囲気下ないし窒素プラズマ下において、G aN又はGaNを含む薄膜を作製する、前記(1)に記載の方法。
- (4) 基板として、窒化ガリウム(GaN)及び酸化更 10 鉛(ZnO) 以外の単結晶基板、非晶質(ガラス)基板、サファイア単結晶基板、又は、六方晶系であるGaN及びZnOと同一のC。対称性を有する立方晶系物質の単結晶基板、を使用する、前記(1)に記載の方法。
- (5) 基板の上に Z n O ないし Z n O に他の元素又は化合物を添加して半導体化させた Z n O の単結晶性薄膜(ヘテロエピタキシャル薄膜)を作製し、それを緩衝層として、その上に G a N ないし G a N と他の金属窒化物との混合物、ないし G a N 又は同混合物に他の元素又は化合物を添加して半導体化させた G a N を含む物質の単 20結晶性薄膜(ヘテロエピタキシャル薄膜)を作製することを特徴とする、前記(1)に記載の方法。
- (6) 基板の上に Z n O ないし半導体化させた Z n O の一軸配向性薄膜を作製し、それを緩衝層として、その上に G a N ないし G a N と他の金属窒化物との混合物、ないし半導体化させた G a N ないし同混合物の一軸配向性薄膜を作製することを特徴とする、前記(1)に記載の方法
- (7) 基板の上に作製した ZnOないし半導体化させた ZnOの単結晶性薄膜を緩衝層として、その上に GaN 30 ないし GaNと他の金属窒化物との混合物、ないし GaN又は同混合物に他の元素又は化合物を添加して半導体化させた GaNを含む物質の薄膜を順次に積層することにより、 GaNを含む物質の単結晶性多層積層薄膜を作製することを特徴とする、前記(1)に記載の方法。
- (8) 基板の上に作製したZnOないし半導体化させた ZnOの一軸配向性薄膜を緩衝層として、その上にGa NないしGaNと他の金属窒化物との混合物、ないし半 導体化させたGaNないし同混合物の一軸配向性薄膜を 順次に積層することにより、GaNを含む物質の一軸配 40 向性多層積層薄膜を作製することを特徴とする、前記
- (1) に記載の方法。
- (9)前記(1)から(4)及び(5)のいずれかに記載の方法により作製されるGaN結晶性薄膜であって、基板の上にZnOないし半導体化させたZnOの単結晶性薄膜(ヘテロエピタキシャル薄膜)を作製し、それを緩衝層として、その上にGaNないしGaNと他の金属窒化物との混合物、ないし半導体化させたGaNないし同混合物の単結晶性薄膜(ヘテロエピタキシャル薄膜)を作製したことを特徴とするGaN単結晶性薄膜。

(10) 前記(1) から(4) 及び(6) のいずれかに 記載の方法により作製されるGaN結晶性薄膜であっ て、基板の上にZnOないし半導体化させたZnOの一 軸配向性薄膜を作製し、それを緩衝層として、その上に GaNないしGaNと他の金属窒化物との混合物、ない し半導体化させたGaNないし同混合物の一軸配向性薄 膜を作製したことを特徴とするGaN一軸配向性薄膜。 (11) 前記(1) から(4) 及び(7) のいずれかに 記載の方法により作製されるGaN結晶性薄膜であっ て、基板の上に作製したZnOないし半導体化させたZ n Oの単結晶性薄膜を緩衝層として、その上にG a Nな いしGaNと他の金属窒化物との混合物、ないしGaN 又は同混合物に他の元素又は化合物を添加して半導体化 させたGaNを含む物質の薄膜を順次に積層することに より作製したことを特徴とするGaNを含む物質の単結 晶性多層積層薄膜。

(12)前記(1)から(4)及び(8)のいずれかに記載の方法により作製されるGaN結晶性薄膜であって、基板の上に作製したZnOないし半導体化させたZnOの一軸配向性薄膜を緩衝層として、その上にGaNないしGaNと他の金属窒化物との混合物、ないし半導体化させたGaNないし同混合物の一軸配向性薄膜を順次に積層することにより作製したことを特徴とするGaNを含む物質の一軸配向性多層積層薄膜。

#### [0008]

【発明の実施の形態】次に、本発明について更に詳細に 説明する。本発明は、固体ターゲットを用いるパルスレ 一ザ蒸着成膜手段(STPLD法)により、GaN又は GaNを含む物質のエピタキシャル薄膜又は一軸配向性 薄膜、及びそれらの多層積層薄膜を作製する方法であっ て、サファイアのc面ないしa面ないしはC、対称性を 持つ単結晶ないし立方晶系物質の単結晶基板(111) 面又はガラス基板面を用いて、ZnO緩衝層を成膜し、 次いで、GaNないしGaNを含む物質をエピタキシャ ル又は一軸配向させて成膜させる方法、である。また、 本発明は、前記のSTPLD法によりサファイア単結晶 ないし立方晶系単結晶基板の(111)面又はガラス基 板面にGaN結晶性薄膜を作製する方法により作製され る、GaNないしGaNを含む物質のエピタキシャル薄 膜又は一軸配向性薄膜ないしそれらの多層積層薄膜、で ある。

【0009】本発明においては、パルスレーザを固体のターゲット物質に照射して瞬間・パルス的にイオンやクラスター等の微粒子に分解・剥離(アブレーション)させ、それを温度制御した基板に当てて堆積させ、その基板上に目的の物質の薄膜を作製する方法(固体ターゲットパルスレーザ蒸着法:STPLD法)により、サファイアないして、対称性を持つ単結晶基板又はガラス基板を用いて、ZnO緩衝層の上にGaNないしGaNを含む物質の結晶性薄膜ないし多層積層薄膜を作製する。ま

ず、エピタキシャル薄膜について説明し、次いで、一軸 配向性薄膜について説明する。

【0010】エピタキシャル薄膜については、以下のよ うに、基板とZnO及びGaNの結晶面の対称性や格子 の整合を行い、ZnO及びGaNないしGaNを含む物 質の固体ターゲットを、それぞれ、必要なガス雰囲気で 順次成膜することにより達成される。これを図1を用い て説明する。ZnOとGaNは、共に六方晶系に属し、・ それぞれ、格子長がa=3.24,c=5.20Aとa = 3. 186, c = 5. 178Åを有するので、結晶格 10 子の整合性が極めて高い(a 及びc軸の不整合性: 1. 7%及び0.4%)。一方、サファイアは、菱面体だが 近似的に六方晶系と見なすことができる。しかし、a= 4. 763, c=13.003Aの値を有し、格子長の 不整合性が大きい。即ち、サファイアは、c面(ab 面、即ち(0001)面)内でGaNとヘテロエピタキ シャル薄膜接合させる場合、GaNとの不整合の割合は 49%あり、ab面内で30度回転したとしても29%  $(2/(3) 1^{1/2} \times 4.763/3.186=1.2$ 9) ある。更に、サファイアとGaNとの接合の親和性 20 は良好でないので、サファイア上にGaNの良質なエピ タキシャル薄膜は作製できない。しかし、ZnOは、ガ ラス基板を含めて種々の基板上にc軸配向して結晶成長 し易い性質を有し、特に、サファイアのc面や立方晶系 の(111)面のようなC。対称性を有する単結晶基板 を用いると、良質な単結晶性薄膜を作製できる。

【0011】また、サファイアのa面、即ち、(11-20)面は、C,対称性を持たず、ユニット長がx=4.124とy=13.003(=c) Aの長方形を有するが、ZnOのab面内格子を長方形として見た場合 30の単位格子長は、x=ax(3)<sup>1/1</sup> /2=2.806, y=3.24(=a) Aであり、それぞれ、これらの1.47倍(約1.5=3/2倍)と4.013倍(約4倍)となり整合する。ZnOが結晶成長し易いこともあって、その上に良質のZnOのエピタキシャル薄膜を作製できる。かくして、STPLD法により、サファイアc面ないしa面上に良質のZnO(0001)配向エピタキシャル薄膜を作製し、続いて、それを緩衝層にして、GaNのペテロエピタキシャル薄膜を作製すれば、GaNの単結晶性薄膜や多層積層薄膜が作製可能と 40なる。

【0012】本発明における単結晶性薄膜作製では、基板として、サファイアのaとc 面の他、C。対称性を持てばよいので、六方晶系に属する高温型炭化珪素 ( $\alpha$  – S i C; a = 3 . 0 7 6 Å; 不整合性 = 3 . 4 %) ないし、立方晶系物質の(1 1 1)面単結晶基板を用いることができる。立方晶系物質としては、低温型炭化珪素( $\beta$  – S i C; a = 4 . 3 5 8 9 Å)、酸化マグネシュウム(Mg O; 4 . 2 0 3 Å)、S r T i O; (3 . 9 0 5 Å)、L S A T (3 . 8 6 9 Å)、N d G a O

1 (3.863Å)、LaAIO1 (3.821Å)、シリコン (5.42Å)等がある。これらの (111)面とGaN又はZnOの格子長aの2倍との不整合性は、それぞれ、3.3、6.7、13.3、14.1、14.2、15.2、20.3%であり、サファイアより整合性が高いので、コストと作製するGaNの品質に応じて使い分ければよく、それら基板の種類に依らない。

【0013】また、GaN素子に係わる材料物質は、G a N自身の外、GaNと他の金属窒化物の混合物であ り、STPLDに必要な固体ターゲットが作製可能であ るなら、いずれでもよく、それらの種類に依らない。即 ち、対象となる膜物質は、いずれの化合物又は元素を含 んでいても、GaNと同じ六方晶系の結晶構造さえ保持 すればよいので、GaNの他にも、GaNとAINない しBNないしInNとの混合物が例示されるが、これら に限らず、六方晶系物質となるいずれの金属窒化物又は それらを主体とした混合物でも用いることができる。ま た、GaNないし金属窒化物の混合物に、2価、又は4 価又は5価の金属元素、例えば、亜鉛(Zn)、マグネ シウム(Mg)、ゲルマニュウム(Ge)、ジルコニュ ウム(Zr)、スズ(Sn)や、チタン(Ti)、マン ガン (Mn)、モリプデン (Mo)、銅 (Cu) 等の遷 移金属等の微量添加して、p型ないしn型に半導体化さ せた物質の固体ターゲットを用いることができる。

【0014】次に、本発明における一軸配向性GaN薄膜の作製では、ZnOの一軸配向性緩衝薄膜が作製できればよいので、ガラス等の非結晶質基板を用いることができる。しかし、GaNの成膜には高い基板温度を要するので、融点の高いパイレックス(登録商標)系ないし木ウ酸系ないし溶融石英系のガラス基板等を用いる。

【0015】以下に、本発明によるSTPLD法とZn 〇緩衝層を利用してのGaNの(0001)配向エピタ キシャル薄膜又は一軸配向性薄膜の作製に関する実施の 態様を図面により詳細に説明する。図1に、単結晶基板 上にGaNないしGaNと金属窒化物の混合物等の単結 晶薄膜又は一軸配向性薄膜ないし同多層積層薄膜を作製 するための固体ターゲットパルスレーザ蒸着(STPL D)成膜の一方法を示す概略図を示す。ZnOの固体タ ーゲットと、GaN及びGaNと他の金属窒化物の混合 物、又は半導体化GaN等を含む複数のGaNの固体タ ーゲットを、図1の真空容器中のターゲットホルダーに セットしておき、サファイアないしC。対称性を有する 基板又はガラス基板をヒータ付き基板ホルダーにセット しておけば、同基板上にZnO緩衝層を作製し、次い で、GaNないしGaNと金属窒化物等との混合物の単 結晶性薄膜又は一軸配向性薄膜、ないしは各々の薄膜の 多層積層薄膜を作製することができる。

【0016】本発明では、STPLD法を用いて、サフ 50 ァイア(0001)単結晶基板又は溶融石英製ガラス基

10

板上に(0001)配向の2n0エピタキシャル又は一 軸配向性の緩衝薄膜を作製し、その上にGaNの同配向 エピタキシャル薄膜又は一軸配向性薄膜の作製を行う。 即ち、本発明では、図1のように、膜を作ろうとする物 質の固体ターゲットを真空容器中にセットしておき、必 要なガス雰囲気下で外部から光学窓を通してパルスレー ザ光をそれに集光照射して固体ターゲット物質を爆発的 に分解、剥離(アブレーション)させて、それを対向す る位置にある電気ヒータ等により一定温度に制御された 基板ホルダー上の基板面に衝突させて、その物質の薄膜 10 を作製する。

【0017】本発明では、好適には、レーザ光として、 Nd:YAGパルスレーザの第4高調波(波長266n m)が使用されるが、レーザ光は、ZnO及びGaN等 の固体ターゲット物質をアブレーションできればよいの で、レーザの種類及び波長は問わない。PLD成膜法に より酸素圧下でZnO緩衝層薄膜を作製し、次いで、そ の上に窒素圧下でGaN薄膜を積層するための最適化実 験を行うことにより、高品質のGaNヘテロエピタキシ ャル薄膜又は一軸配向性薄膜を作製することができる。 [0018]

【作用】本発明では、まず、ZnOの高品質なエピタキ シャル薄膜又は一軸配向性薄膜が作製できればよいの で、基板として、サファイアのcないしa面、ないしは C6 対称性を有するLASTやMgO等の立方晶系物質 の(111)面又は石英ガラス基板を基板ホルダーにセ ットしておけば、その上にZnO緩衝膜を作製し、次い で、GaNヘテロエピタキシャル薄膜又は一軸配向性薄 膜を作製することが可能となる。また、GaNと同じ六 方晶系を有すればよいので、GaNとAIN等の金属窒 30 い程半値幅は減少するが、緩衝層の作製は、あまり高温 化物ないしそれらの混合物、ないしは、更に、それらに 微量の不純物を添加した物質の複数の固体ターゲットを 図1の真空容器中のターゲットホルダーにセットしてお き、ターゲット交換機構等でそれらのターゲットを順次 にレーザ照射位置へ移動させて、STPLD成膜法によ り、上記の単結晶基板又はガラス基板上に順次に成膜し て、電子素子等に係るそれらのエピタキシャル又は一軸 配向性の多層積層薄膜を作製することが可能となる。

#### [0019]

【実施例】次に、実施例に基づいて本発明を具体的に説 40 明するが、本発明は、以下の実施例によって何ら限定さ れるものではない。

#### 実施例1

実施例として、まず、サファイア(0001)単結晶基 板上に作製したGaNヘテロエピタキシャル薄膜につい て説明する。雰囲気ガス圧と基板温度は、ZnO緩衝薄 膜に関しては、酸素圧 0.1 Torr、温度 700-8 00℃、ZnO上でのGaN薄膜については、窒素圧 1 Torr、基板温度800℃であった。これは、 固体ターゲット上へのレーザの照射エネルギー密度 0.

8 m J / c m² /パルス、レーザのパルス周波数: 5 H zにおいて最適化された値であるが、最適値は、照射エ ネルギー密度やパルス周波数等によりある程度幅があ る。GaN薄膜では、単なる窒素雰囲気ではなく、窒素 プラズマ雰囲気、例えば、700-800V、60Hz のRFプラズマを併用すると成膜速度が約5倍早くなっ た。これは、GaNがレーザで分解し、Gaとなっても 窒素ラジカルとの反応により再結合し、GaNに戻るた めであり、高周波プラズマ、DCプラズマないし窒素ラ ジカル銃等、プラズマの発生の仕方には依らない。

【0020】本発明は、当該実施例と条件によって何ら 制限されるものではないが、成膜の最適化の過程も併せ て説明する。図2に、サファイア基板(0001)面上 に作製したZnO結晶薄膜について、ω掃引により測定 したZnOの(0002) X線回折線の半値幅(FWH M)の(a)酸素圧(Ambient Pressur e)と、(b)基板温度(Temperature)依 存性を示す。即ち、図2の(a)と(b)は、サファイ ア(0001)基板上に作製したZnO結晶性薄膜につ 20 いて、ω掃引により測定したZnOの(0002) X線 回折(XRD)線の半値幅(FWHM)の値を、薄膜作 製時の(a)酸素圧(Ambient Pressur e)と、(b) 基板温度 (Temperature) の 関数として図示したものである。半値幅が小さい程、膜 の結晶性が良好であることを示す。図2の(a)のよう に、酸素圧が高い程半値幅は小さくなったが、1 Tor rではレーザプルームが小さくなり、その結果、薄膜の 均一度が低下した。そこで、酸素圧は0.1 Torrに 決定した。また、図2の(b)のように、基板温度は高 でない方がよいので、700−800℃に設定した。 【0021】次ぎに、図3の(a)-(c)に、800 ℃でサファイア (0001)面上に作製した (a) Zn Oの単層膜、(b)GaN単層膜、及び(c)ZnO/ GaN2層積層膜について、 $\theta-2\theta$  掃引により測定し たXRDパターンの比較を示す。角度領域は $2\theta = 3$ 3. 8-35. 2°の範囲である。多結晶性薄膜が生成 している場合は、この領域に種々のピークが検出される が、それらが観測されないことから、いずれも(000 1)配向(c軸配向)を有する薄膜が生成していること が分かる。また、図3の(d)、(e)、及び(f) に、ZnOの単層膜のZnO (0002) XRD線、G aN単層膜のGaN(0002)XRD線、及びZnO /GaN2層積層膜のZnOとGaNの(0002)回 折線が重なっているXRD線のロッキングカーブをそれ ぞれ示す。 $Z n O 単層膜は、<math>\theta - 2 \theta$  掃引によるX R D線とロッキングカーブ共に線幅は狭く、良質の結晶性薄 膜が作製されていることが分かる。しかし、GaN単層 膜は、図3の(b)、(e)に示すように、回折線の強

50 度はZnO単層膜の50分の1程度であり極めて弱く、

また、線幅も広い。条件の最適化を図っても、サファイ ア上に直接GaN薄膜を作製した場合は、このように極 めて薄く配向性も低い膜しか生成しなかった。他方、最 適条件下で作製したZnO緩衝層の上にGaNを積層し た膜、即ち、 $Z n O / G a N 2 層積層膜では、 (c) <math>\theta$  $-2\theta$  掃引 X R D線、及び(f) ロッキングカーブ共に 緩衝層のZnOと同程度の強度を持ち、線幅も狭いこと から、良質なGaN単結晶薄膜が作製されていることが

分かる。

【0022】また、図4の(a)と(b)及び4(c) と(d)に、それぞれ、サファイア基板(0001)面 上に作製したZnO単層膜及びZnO/GaN2層膜に ついて測定した反射型高速電子線回折(RHEED)像 を示す。両膜について、全て、1)ストリーク状(線 状)RHEED像が観測されていることは、両者共に単 結晶性の薄膜であり、かつ膜表面がナノメータ次元の平 滑度を有する高品質な薄膜であることを示している。ま た、2) (a) と(c) は膜面内で30° だけ異なる方 向において観測されている、3)両者のストリーク線の 間隔の比が  $(3)^{-1/2}$  であることは、 $Z \cap O$ が膜面内で 20 りわずか広いだけであり、ロッキングカーブからも基板 C。対称を持っている。即ち、六方晶のab面内配向し た単結晶性薄膜が生成していることを明確に示してい る。ZnO緩衝層上に作製したGaN薄膜でもZnOと ほとんど同一のRHEED像(c)、(d)が得られる ことは、GaNもab面内配向した単結晶性薄膜が生成 していることを示している。

【0023】更に、また、走査型電子顕微鏡観察によ り、ZnO緩衝層上に作製したGaN薄膜は表面粒子もこ 少なく平滑度も高いことが分かった。図5の(a)-面上に直接成膜したGaNの薄膜のSEM像を示す。成 膜温度は、それぞれ、(a) 400, (b) 500, (c) 600, (d) 800℃である。成膜温度を増加 させていくと、不純物表面粒子は次第に減少するが、8 00℃でもまだ微細な粒子が残り、かつ表面が不均一で ある。これは、前述のXRDの結果、サファイア上に直 接成膜したGaN膜は結晶性が低いこと、と一致する。 他方、最適化されたZnO緩衝層は、図5の(e)に示 すように、表面粒子はほとんど無い。その上に最適化条 件下で積層したGaN薄膜の表面も、図5の(f)のよ 40 衝層として、その上に<math>GaNのヘテロエピタキシャル薄 うに、不純物粒子は少なく、均一度が高いことが分か る。

#### 【0024】実施例2

次に、他の実施例として、溶融石英製ガラス基板上に作 製した一軸配向性GaN薄膜について説明する。PLD 成膜条件は、ほとんど上記実施例1のサファイア単結晶 基板上の単結晶製薄膜の成膜条件と同一である。図6の (a) に、石英製ガラス基板上に作製したZnO薄膜 (膜厚200nm) について、 $\theta$  - 2  $\theta$  掃引により測定

2°にZnOの(0002)と(0004) X線回折 線、即ち、(000n)回折線のみが観測されているこ とから、Zn0のc軸配向性薄膜が生成していることが 分かる。図6の(b)に、同ZnO薄膜を緩衝層にして その上にGaN積層し作製したZnO/GaN2層薄膜 (共に膜厚は200nm) について、測定したX線回折 パターンを示す。同様に(000n)X線回折線のみで あるが強い強度で観測されている。これは、GaNがZ n Oと同じ配向 (c軸配向)を持って膜成長している 10 が、ZnOとほとんど同一の格子長 (a軸長)を有する ために両者が重なって観察されるためである。

12

【0025】図7には、石英製ガラス基板上に作製した (a) ZnO薄膜と、その上にGaNを積層して作製し た(b) ZnO/GaN2層薄膜のω掃引により測定し た(0002)回折線のロッキングカーブを示す。2層 膜の強度が強いのは、ZnOとGaNの回折線が重なっ ているためである。非晶質のガラス基板上であるため に、線幅はサファイア単結晶上に作製した薄膜に比べる と広い。しかし、2層膜の半値幅は、2 n Oの半値幅よ 面垂直方向に配向したGaNのc軸配向性薄膜が作製さ れていることを示している。なお、ガラス基板上の薄膜 は、基板面内では配向をしないので、サファイア単結晶 基板上のZnO/GaN薄膜のような膜面内で角度依存 性を示すRHEEDパターンは観測されない。

【0026】図8の(a)と(b)に、石英製ガラス基 板上に作製した(a)ZnO薄膜と、その上にGaNを 積層して作製した(b)ZnO/GaN2層薄膜の光吸 収スペクトルを示す。共に380nmでの急峻なたち下 (d) は、STPLD法によりサファイア (0001) 30 がりを示すと共に、430nmより長波長域の透過度は 80-90%以上有ることから、光学的にも良質な薄膜 であることが分かる。

#### [0027]

【発明の効果】以上詳述したように、本発明によれば、 1)ZnOとGaNの固体ターゲットを用いるSTPL D成膜により、サファイアないし立方晶の (111) 面 等のC。対称性を有するGaN及びZnO以外の単結晶 基板又はガラス基板を用い、まず、Zn0のヘテロエピ タキシャル薄膜又は一軸配向性薄膜を作製し、それを緩 膜又は一軸配向性薄膜を作製することが可能となる、ま た、2)本発明のGaNと他の金属窒化物との混合物の 固体ターゲット、又はそれらに他の元素又は化合物の微 **量添加により半導体化させた物質の固体ターゲットを用** いるSTPLD成膜法によれば、GaNを含むエピタキ シャル薄膜又は一軸配向性薄膜及び同多層積層薄膜を提 供できるので、これまでのAiNを緩衝層にする方法、 又は液体GaターゲットによるPLD法とアンモニアの 反応とを使う方法に限定される問題をブレークスルーで した X 線回折パターンを示す。 3 4 . 5 8 ° と 7 2 . 9 50 きる、更に、 3 ) 単結晶性 G a N 薄膜の作製では、基板

13

はC。対称性を有する単結晶基板であればよいので、従来のサファイアに限定される問題もブレークスルーできる、また、4)ガラス基板を用いて一軸配向性GaN薄膜を作製できる、5)これらにより、種々の電子・光学物性を有するGaNを含むヘテロエピタキシャル薄膜及び一軸配向性薄膜及び同多層積層薄膜を作製できるので、GaNに関わるオプトニクス及びエレクトロニクスにおける電子素子化が可能となる、という格別の効果が奏される。

#### 【図面の簡単な説明】

【図1】固体ターゲットパルスレーザ蒸着 (STPLD) 成膜の一方法を示す概略図である。

【図2】ω掃引により測定したZnO(0002) X線回折線の半値幅(FWHM)の酸素圧(Ambient

Pressure) と、基板温度 (Temperature) 依存性を示す。

【図3】 Z n O 単層膜、G a N 単層膜、及 U Z n O / G a N 2 層積層膜の $\theta - 2 \theta$  掃引により測定した X 線回折

(Intensity) パターンと、各薄膜の(0002) X 線回 折線のロッキングカーブを示す。

【図4】 Zn O結晶薄膜、及びZn O/GaN2 層膜について測定した反射型高速電子線回折(RHEED)像を示す。

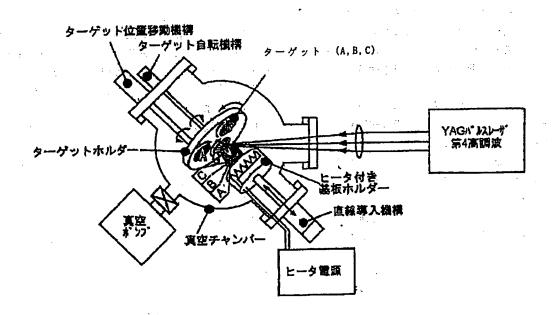
【図5】STPLD法により、サファイア(0001) 面上に直接成膜したGaNの単層膜とZnOの単層膜、 及びZnO緩衝層上に作製したZnO/GaN2層積層 薄膜のSEM像を示す。

10 【図 6 】 Z n O 薄膜と、その上にG a N を積層して作製 した Z n O / G a N 2 層薄膜の X 線回折パターンを示 す。

【図7】 Z n O 薄膜と、その上にG a N を 積層 して作製 した <math>Z n O / G a N 2 層薄膜の $\omega$  掃引により測定した (0002) X線回折線のロッキングカーブを示す。

【図8】 ZnO薄膜と、その上にGaNを積層して作製したZnO/GaN2層薄膜の光吸収スペクトルを示す。

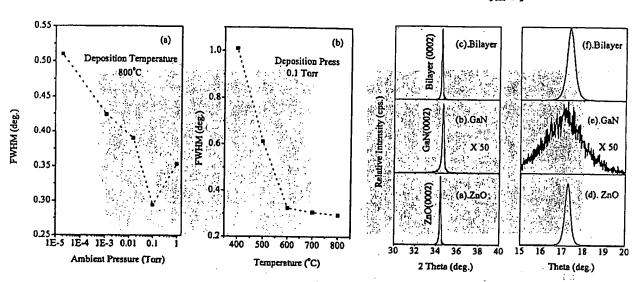
【図1】



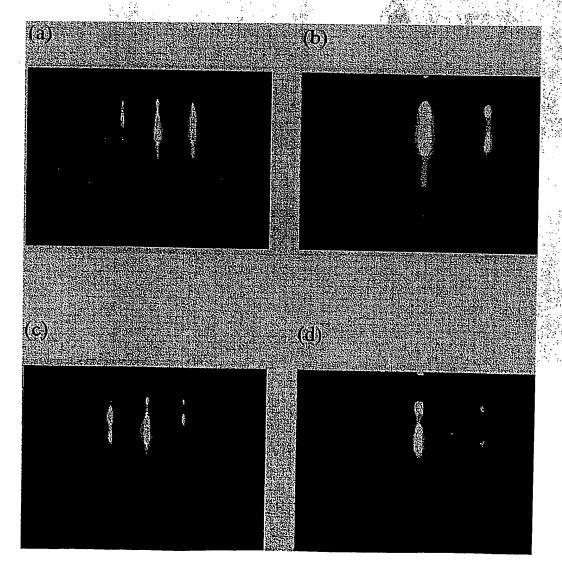
特開2003-328113

【図2】

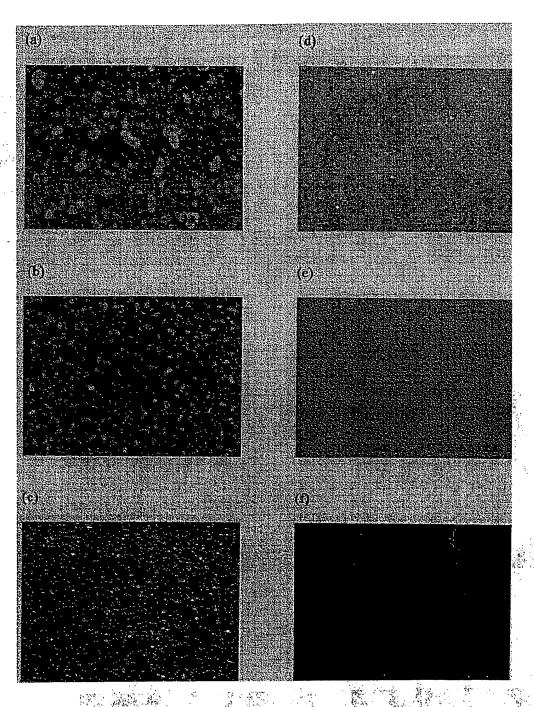
【図3】

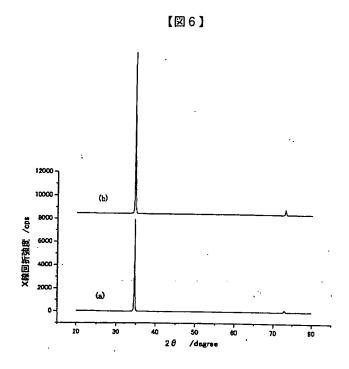


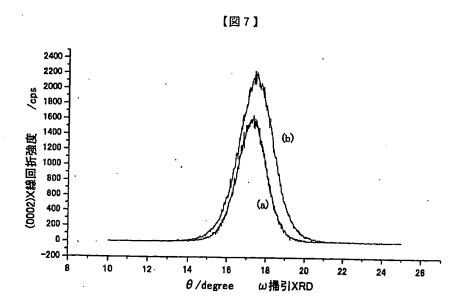
【図4】

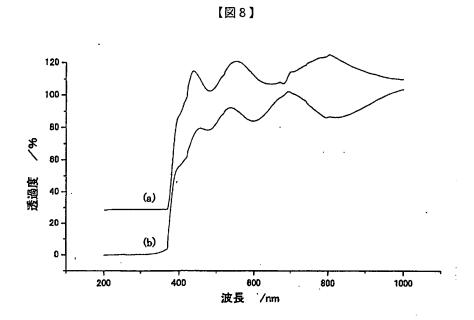


[図5]









#### フロントページの続き

(72)発明者 王 榮平 愛知県名古屋市東区大幸南2丁目2番地 アーバニア大幸南11-305 F 夕一ム (参考) 4K029 AA04 AA09 BA49 BA58 BB02 BB07 BB09 BC07 BD00 CA02 CA04 DB20 5F045 AA18 AB14 AB22 AC15 AF04 AF09 BB08 BB20 CA10